

 <small>UNIVERSITATEA TEHNICĂ A MOLDOVEI</small>	FIȘA DISCIPLINEI/MODULULUI	Cod: D.O.013	
		Ediția	1
		Revizia	0
		Pagina	1/4



FIȘA DISCIPLINEI/MODULULUI

MD-2045, CHIȘINĂU, STR. SERGIU RĂDĂUȚANU, 4, TEL: 022 32-39-73 | FAX: 022 32-39-71, www.utm.md

SISTEME CU MICROPROCESOARE

1. Date despre disciplină/modul

Facultatea	Calculatoare, Informatică și Microelectronică				
Departamentul	Microelectronica și Ingineria Biomedicală				
Ciclul de studii	Studii superioare de licență, ciclul I				
Programul de studii	0.714.5 Microelectronica si Nanotehnologii				
Anul de studii	Semestrul	Tip de evaluare	Categoria formativă	Categoria de opționalitate	Credite ECTS
III (învățământ cu frecvență);	5	E	D	O	4

2. Timpul total estimat

Total ore în planul de învățământ	Din care				
	Ore auditoriale		Lucrul individual		
	Curs	Laborator/seminar	Proiect de an	Studiul materialului teoretic	Pregătire aplicații
120	24	36/0	30	30	0

3. Precondiții de acces la disciplină/modul

Conform planului de învățământ	Circuite și dispozitive electronice, Dispozitive micronanoelectronice, Circuite integrate digitale, Tehnici de programare (limbajul C), Arhitectura calculatoarelor.
Conform competențelor	Competențe și cunoștințe de calcul aritmetic, analitic, noțiuni de componente electronice. Identificarea modelelor și metodelor pentru soluționarea unor probleme reale.

4. Condiții de desfășurare a procesului educațional pentru

Curs	Pentru prezentarea materialului teoretic în sala de curs este nevoie de o tablă mare, care permite expunerea materialului și reprezentarea schemelor electronice. De asemenea, este necesar de un proiector pentru prezentări în PPT. Nu vor fi tolerate întârzierile studenților, precum și convorbirile telefonice în timpul cursului.
Laborator/seminar	La seminar va fi nevoie de tablă și un proiector. De asemenea, va fi nevoie de breadbord-uri, un osciloscop, o sursă de alimentare și un generator de semnale pentru asamblarea și testarea schemelor electrice. La laborator studenții vor perfecta rapoarte conform condițiilor impuse de indicațiile metodice. Termenul de predare a lucrării de laborator – o săptămână după finalizarea acesteia. Pentru predarea cu întârziere a lucrării aceasta se depunceață cu 1pct./săptămână de întârziere.

5. Competențe specifice acumulate

 UNIVERSITATEA TEHNICĂ A MOLDOVEI	FIȘA DISCIPLINEI/MODULULUI	Cod: D.O.013	
		Ediția	1
		Revizia	0
		Pagina	2/4
Competențe profesionale	CP1. Definirea conceptelor, teoriilor, modelelor și metodelor specifice proiectării circuitelor pe bază de microprocesoare. ✓ Utilizarea cunoștințelor de bază pentru clasificarea funcțiilor analogice de baza și elementelor care le realizează. ✓ Aplicarea de principii și metode de bază pentru proiectarea schemotehnicile circuitelor analogice, caracteristice pentru diferite tehnologii. ✓ Utilizarea în comunicarea profesională a conceptelor, teoriilor și metodelor științelor fundamentale folosite în ingineria sistemelor. ✓ Elaborarea și utilizezeza metodelor de calcul a elementelor analogice.		
Competențe transversale	CT1. Realizarea proiectului de an cu utilizarea corectă a surselor bibliografice și metodelor specifice, în condiții de autonomie restrânsă și asistență calificată, precum și susținerea acestora cu demonstrarea capacității de evaluare calitativă și cantitativă a unor soluții tehnice din domeniu. CT3. Identificarea nevoii de formare profesională, cu analiza critică a propriei activități de formare și a nivelului de dezvoltare profesională și utilizarea eficientă a resurselor de comunicare și formare profesională (Internet, e-mail, baze de date, cursuri on-line etc.), inclusiv folosind limbi străine.		

6. Obiectivele disciplinei/modulului

Obiectivul general	Însușirea principiului de funcționare a microprocesoarelor și metode de programare.
Obiectivele specifice	<ul style="list-style-type: none"> • Stabilirea principiului de funcționare ale echipamentelor unui sistem de calcul; • Cunoașterea construcției și componentelor principale a microprocesoarelor; • Utilizarea procedeeelor și metodelor de calcul ale circuitelor analogice și de conversie; • Verificarea stării tehnice a componentelor unui sistem de calcul; • Cunoașterea și înțelegerea arhitecturii unui microprocesor și a sistemelor de calcul cu microprocesoare; • Utilizarea adecvată a mediilor de dezvoltare specifice microprocesoarelor pentru sisteme de telecomunicații; • Dobândirea capacității de analiză a execuției aplicațiilor software pe microarhitecturile de microprocesoare moderne în scopul optimizării și eficientizării execuției lor din punctul de vedere al performanțelor sau al consumului de resurse

7. Conținutul disciplinei/modulului

UNIVERSITATEA TEHNICĂ
A MOLDOVEI

FIȘA DISCIPLINEI/MODULULUI

Cod: D.O.013

Ediția 1

Revizia 0

Pagina 3/4

Tematica activităților didactice	Numărul de ore	
	învățământ cu frecvență	învățământ cu frecvență redusă
Tematica cursurilor		
T1. NOȚIUNI GENERALE. EVOLUȚIA MICROPROCESOARELOR. STRUCTURA GENERALĂ A UNUI SISTEM DE CALCUL. CRITERII DE CLASIFICARE	2	-
T2. ARHITECTURA. ARHITECTURI ALE MICROPROCESOARELOR. ORGANIZAREA MEMORIEI. REGISTRE INTERNE ALE MICROPROCESOARELOR. CLASIFICAREA REGISTRELOR	2	-
T3. INSTRUCȚIUNILE MICROPROCESORULUI. ARHITECTURA SETULUI DE INSTRUCȚIUNI. SISTEMUL DE COMENZI AL MICROCONTROLLERULUI AVR.	2	-
T4. INIȚIERE ÎN PROGRAMARE ASM. STIVA. SUBRUTINA. SUBRUTINA CU PARAMETRI. REALIZAREA CONSTRUCȚIILOR ALGORITMICE DE BAZĂ. LOGICA BOOLEANĂ ȘI LUCRUL CU MĂȘTILE.	3	-
T5. VARIABLE ÎN ASM. ACCES DIRECTI ȘI INDIRECT LA SRAM.	2	-
T6. ÎNTRERUPERI. ÎNTRERUPERI ÎN MICROPROCESOARE. PROGRAME CU ÎNTRERUPERI.	2	-
T7. MODULE PERIFERICE. MODULUL GPIO, EXT INT, TIMER, ADC, AC, UART, SPI, I2C, WATCHDOG ȘI EEPROM.	9	-
T8. CONSIDERAȚII PRACTICE DE PROGRAMARE A MICROPROCESOARELOR SERIA AVR	2	-
Total curs:	24	-

Tematica activităților didactice	Numărul de ore	
	învățământ cu frecvență	învățământ cu frecvență redusă
Tematica lucrărilor de laborator		
LL1. Dirijarea unui led cu un buton.	4	-
LL2. Lumini Rulante, subrutina Delay.	4	-
LL3. Evaluarea expresiilor conditionate.	4	-
LL4. Prelucrarea tablourilor in ASM.	4	-
LL 5. Tastatura 4x4.	4	-
LL 6. Afișare dinamică pe afișor LED 8x7seg.	4	-
LL 7. Generator PWM controlat prin ADC.	4	-
LL 8. Elaborarea modulele generice si de configurare pentru driver-ul de Timer	4	-
LL 9. Insusirea metodelor de debugging	2	-
Total seminare:	30	-

8. Referințe bibliograficePrincipale 1. Atmel Corporation, Manuale AVR. <http://www.atmel.com/>.

	<p>2. Mihai Romanca. Microprocesoare și microcontrolere. Universitatea Transilvania din Brașov, 2015. 319 p. (Sursă electronică: http://vega.unitbv.ro/~romanca/CarteMpMc%202015/Microprocesoare%20si%20microcontrolere-978-606-19-0683-3.pdf).</p> <p>3. Sever Spânulescu. Programarea în limbajul de asamblare a microprocesoarelor. Îndrumar de laborator. Editura Victor, 2004. 256 p. (Sursă electronică: http://automatica.cch.ro/Laboratoare/Laborator%20sisteme%20cu%20microprocesoare.pdf)</p> <p>4. Arpad Gellert, Rodica Baciu. Programare în limbaj de asamblare. Aplicații. Universitatea Lucian Blaga din Sibiu, 2001. 39 p. (Sursă electronică: http://webspace.ulbsibiu.ro/arpad.gellert/html/ASM.pdf).</p> <p>5. Gabriel Rădulescu. Elemente de arhitectură a sistemelor de calcul. Programare în limbaj de asamblare. Matrix ROM, București, 2007. 368 p. (Sursă electronică: http://ace.upgploiesti.ro/cursuri/pla/curs_pla.pdf).</p> <p>6. Программирование на языке ассемблера. (Sursă electronică: http://natalia.appmat.ru/c&c++/assembler.html).</p> <p>7. Н.В. Максимов, Т.Л. Партыка, И.И. Попов. Архитектура ЭВМ и вычислительных систем. М.: 2005. 512 с. (Sursă electronică: http://elib.ict.nsc.ru/jspui/bitstream/ICT/1346/1/Arhitektyra_EBM.pdf)</p> <p>8. LUPU, C., Microprocesoare 2/4/8 biți, Ed. Militară București, 1995</p> <p>9. TEODORESCU, H., Elemente de utilizare a Microcontrolerelor, Iași, Tipografia Universității Tehnice „Gh. Asachi”, 2005</p> <p>10. Ревич Ю.В. - Практическое программирование микроконтроллеров Atmel AVR на языке ассемблера (Электроника) – 2014</p> <p>11. Евтисеев А.В. - Микроконтроллеры AVR семейства Tiny и Mega, 2004</p> <p>12. Гребнев В.В. - Микроконтроллеры семейства AVR, 2002</p> <p>13. Система команд 8-разрядных RISC микроконтроллеров семейства AVR</p> <p>14. Muhammad Ali Mazidi, The AVR Microcontroller and Embedded System, 2011</p>
Supliment	<p>1. NEDEVSCHI, S., Microprocesoare, Ed. Universitatea Tehnică Cluj-Napoca, 1994.</p> <p>2. Steven F. Barrett, Embedded Systems Design with the Atmel AVR Microcontroller Part I and Part II, 2009</p> <p>3. Alan Trevennor, Practical AVR Microcontrollers, 2012</p> <p>4. MUSCĂ, Gh., Programare în limbaj de asamblare, Ed. Teora, București, 1999. 1991.</p> <p>5. Цифровая и вычислительная техника. Под ред. Э. В. Евреинова М.: Радио и связь, 1991.</p>

9. Evaluare

Periodică		Curentă	Studiu individual	Proiect/teză	Examen
EP 1	EP 2				
10%	10%	10%	-	30%	40%
<p>Standard minim de performanță</p> <p>Prezența și activitatea la prelegeri și lucrări de laborator;</p> <p>Obținerea notei minime de „5” la fiecare dintre evaluări și lucrări de laborator;</p> <p>Demonstrarea în lucrarea de examinare finală a cunoașterii principiului de funcționare și aplicare a circuitelor electrice analogice și de conversie.</p>					