



## FIȘA DISCIPLINEI/MODULULUI

Cod: D. O. 009

Ediția 1

Revizia 0

Pagini 8

MD-2045, CHIȘINĂU, STR. STUDENȚILOR, 9/7, TEL: 022 50-99-10 | FAX: 022 50-99-10, [www.utm.md](http://www.utm.md)

### CIRCUITE INTEGRATE I

#### 1. Date despre unitatea de curs/modul

Facultatea	Calculatoare, Informatică și Microelectronică				
Catedra/departamentul	Microelectronica și Ingineria Biomedicală				
Ciclul de studii	Studii superioare de licență, ciclul I				
Programul de studiu	0.714.4 Electronica Aplicată				
Anul de studiu	Semestrul	Tip de evaluare	Categoria formativă	Categoria de opționalitate	Credite ECTS
II (învățământ cu frecvență);	IV	E, PA	S – unitate de curs de specialitate	O - unitate de curs obligatorie	6

#### 2. Timpul total estimat

Total ore în planul de învățământ	Din care				
	Ore auditoriale		Lucrul individual		
	Curs	Laborator/seminar	Proiect de an	Studiul materialului teoretic	Pregătire aplicații
180	45	30/15	30	30	30

#### 3. Precondiții de acces la unitatea de curs/modul

Conform planului de învățământ	Matematica superioară, arhitecturi sistemelor de calcul, măsurări electronice, materiale și componente în electronică, circuite și dispozitive electronice.
Conform competențelor	Proiectarea electrica si fizica a circuitelor integrate direct implementabile cu tehnologiile existente

#### 4. Condiții de desfășurare a procesului educațional pentru

Curs	Pentru prezentarea materialului teoretic în sala de curs este nevoie de o tablă mare, care permite expunerea materialului și reprezentarea schemelor electronice. De asemenea, este necesar de un proiector pentru prezentări în PPT. Nu vor fi tolerate întârzierile studenților, precum și convorbirile telefonice în timpul cursului.
Laborator/seminar	La seminar va fi nevoie de tablă și un proiector. De asemenea, va fi nevoie de breadboard-uri, un osciloscop, o sursă de alimentare și un generator de semnale pentru asamblarea și testarea schemelor electrice. La laborator studenții vor perfecta rapoarte conform condițiilor impuse de indicațiile metodice. Termenul de predare a lucrării de laborator – o săptămână după finalizarea acesteia. Pentru predarea cu întârziere a lucrării aceasta se depunțează cu 1pct./săptămână de întârziere.

#### 5. Competențe specifice acumulate

Competențe profesionale	<b>C2. Aplicarea metodelor de baza pentru achiziția și prelucrarea datelor</b> ✓ Aplicarea metodelor de baza pentru achiziția și prelucrarea datelor; ✓ Utilizarea mediilor de simulare pentru analiza și prelucrarea semnalelor;
-------------------------	---

 <small>UNIVERSITATEA TEHNICĂ A MOLDOVEI</small>	<b>FIȘA DISCIPLINEI/MODULULUI</b>	<b>Cod: D. O. 009</b>	
		<b>Ediția</b>	<b>1</b>
		<b>Revizia</b>	<b>0</b>
		<b>Pagini</b>	<b>8</b>

	✓ Proiectarea de blocuri functionale elementare de prelucrare digitala a semnalelor cu implementare hardware si software.
--	---

Competențe profesionale	<p><b>C3. Aplicarea cunoștințelor, conceptelor si metodelor de baza privitoare la arhitectura sistemelor de calcul, microprocesoare, microcontrolere, limbaje si tehnici de programare</b></p> <ul style="list-style-type: none"> <li>✓ Descrierea funcționarii unui sistem de calcul, a principiilor de baza ale arhitecturii microprocesoarelor si microcontrolerelor de uz general și destinate procesării semnalelor;</li> <li>✓ Utilizarea unor limbaje de programare de uz general si specifice aplicatiilor cu microprocesoare si microcontrolere; explicarea functionarii unor sisteme de control automat care folosesc aceste arhitecturi si interpretarea rezultatelor experimentale;</li> <li>✓ Rezolvarea problemelor practice concrete care includ elemente de structuri de date si algoritmi, programare si utilizare de microprocesoare sau microcontrolere;</li> <li>✓ Elaborarea de programe intr-un limbaj de programare general si/sau specific, pornind de la specificarea cerințelor si pana la executie, depanare si interpretarea rezultatelor in corelație cu procesorul utilizat;</li> <li>✓ Realizarea de proiecte care implica componente hardware (procesoare) si software (programare).</li> </ul>
Competențe transversale	<p><b>CT1 Executarea responsabilă a sarcinilor profesionale în condițiile unei autonomii restrânse și asistență calificată.</b></p> <p><b>CT2 Familiarizarea cu rolurile și activitățile specifice muncii în echipă și cu distribuirea de sarcini între membri pe nivele subordonate.</b></p> <p><b>CT3 Conștientizarea nevoii de formare continuă, utilizarea eficientă a resurselor și tehnicilor de învățare pentru dezvoltarea personală și profesională.</b></p>

### 6. Obiectivele unității de curs/modulului

Obiectivul general	Însușirea procedeelor de modelare constructivă a circuitelor integrate digitale.
Obiectivele specifice	<ul style="list-style-type: none"> <li>• cunoașterea schemotehnicilor și metodelor de calcul ale principalelor scheme-componente, folosite pentru conceperea circuitelor digitale;</li> <li>• cunoașterea principalelor tehnologii și principiilor de funcționare;</li> <li>• cunoașterea principalelor particularități, precum și avantajele/dezavantajele tehnologiilor moderne de fabricare a circuitelor digitale;</li> <li>• utilizarea procedeelor și metodelor de calcul ale circuitelor digitale;</li> <li>• cunoașterea proprietăților circuitelor digitale realizate după tehnologiile DTL, TTL, TTL Schottky, ECL, I2L, MOS, CMOS.</li> <li>• obținerea experienței și îndemănrilor practice în folosirea și elaborarea circuitelor digitale.</li> </ul>

### 7. Conținutul unității de curs/modulului

Tematica activităților didactice	Numărul de ore învățământ cu frecvență
<b>Tematica prelegerilor</b>	

T1. <b>Funcțiile logice de baza si elementele care le realizează.</b> Parametrii elementelor logice. Stabilitatea la perturbații a elementelor logice. Coeficientul de ramificare elemente. Puterea consumată de elementele logice si timpul de reținere.	4
T2. <b>Schemotehnica porților logice pe baza tranzistorilor bipolarari.</b> Elementul DTL. Elementul TTL cu inversor simplu. Elementul TTL cu inversor compus. Construcția si principiul de funcționare a tranzistorului Schottky. Elementul TTL Schottky.	4
T3. <b>Elemente logice ECL.</b> Principiul de funcționare a elementului ECL. Elementul de baza ECL, nivelurile logice "0" si "1". Caracteristica de transfer a elementului ECL.	4
T4. <b>Elementul logic I<sup>2</sup>L.</b> Principiul de funcționare a elementului I <sup>2</sup> L. Construcția elementului I <sup>2</sup> L. Funcțiile logice, îndeplinite de elementele I <sup>2</sup> L. Convertor de nivel (interfața) I <sup>2</sup> L - TTL. Translatoare (interfețe) de intrare si ieșire pentru elementele I <sup>2</sup> L.	4
T5. <b>Elemente logice pe baza tranzistorilor MOS.</b> Tipurile de tranzistoare MOS, regimurile lor de lucru. Tipurile de inversoare n-MOS, analiza funcționării lor, avantajele si neajunsurile diferitor tipuri de inversoare. Funcționarea inversorului n-MOS, având ca sarcina tranzistorul cu canal incorporat. Caracteristica de transfer a inversorului n-MOS. Elementele logice n-MOS. Elementele de transfer pe baza tranzistorilor n-MOS.	6
T6. <b>Elemente logice pe baza tranzistorilor CMOS.</b> Inversorul CMOS, principiul de lucru. Caracteristica de transfer a inversorului CMOS. Puterea consumata de elementul CMOS, dependența ei de timp. Elementele logice CMOS. Sinteza circuitelor pe baza elementelor CMOS.	6
T7. <b>Sinteza circuitelor combinaționale.</b> Minimizarea funcțiilor logice. Codoare. Decodoare. Transformatoare de cod. Scheme de sumare	9
T8. <b>Sinteza circuitelor secvențiale.</b> Bistabile. Sinteza numărătoarelor. Sinteza registrelor. Elemente de memorie	8
<b>Total prelegeri:</b>	<b>45</b>

Tematica activităților didactice	Numărul de ore învățământ cu frecvență
<b>Tematica lucrărilor de laborator</b>	
LL1. Msurarea parametrilor static și dinamici ale circuitelor logice digitale	4
LL2. Sinteza circuitelor logice combinaționale	4
LL3. Circuite de decodificare pentru redarea cifrelor în 7 segmente.	4
LL4. Implementarea funcțiilor logice cu multiplexoare.	4
LL5. Studiarea bistabilului RS, JK, D și T.	4
LL6. Sinteza numărătoarelor asincrone și sincrone.	4
LL7. Registre de deplasare și memorare	4
LL8. Circuite oscilante pe bază de cristal pentru generarea semnalelor de tact.	2

 UNIVERSITATEA TEHNICĂ A MOLDOVEI	<b>FIȘA DISCIPLINEI/MODULULUI</b>	<b>Cod: D. O. 009</b>	
		<b>Ediția</b>	<b>1</b>
		<b>Revizia</b>	<b>0</b>
		<b>Pagini</b>	<b>8</b>

<b>Total lucrări de laborator/seminare:</b>	<b>30</b>
---	-----------

Tematica activităților didactice	Numărul de ore învățământ cu frecvență
<b>Tematica seminarelor</b>	
S1. Rezolvarea problemelor la tema: calcularea parametrilor elementului DTL, TTL cu inversor simplu și TTL cu inversor compus.	2
S2. Rezolvarea problemelor la tema: Calcularea parametrilor elementelor TTL Schottky.	2
S3. Rezolvarea problemelor la tema: Calcularea parametrilor elementelor ECL.	2
S4. Rezolvarea problemelor la tema: Calcularea parametrilor elementelor pe baza tranzistorilor <i>n-MOS</i> și CMOS.	2
S5. Rezolvarea problemelor la tema: Minimizarea funcțiilor logice.	2
S6. Rezolvarea problemelor la tema: proiectarea schemelor combinaționale.	2
S7. Proiectarea schemelor secvențiale.	2
S8. Proiectarea memoriilor.	1
<b>Total lucrări de laborator/seminare:</b>	<b>15</b>

### 8. Referințe bibliografice

Principale	<ol style="list-style-type: none"> <li>1. John Wakerly. Digital Design. Teora, București 2002.</li> <li>2. I. Spănulescu, S.I. Spănulescu. Circuite integrate digitale și sisteme cu microprocesoare, editura Victor București 1996</li> <li>3. Dumitru Scheianu. Microelectronica. Editura militară. București, 1988.</li> <li>4. Алексенко А.Г.-Шагулин И. И. Микросхемотехника. М. : Радио и связь, 1982</li> <li>5. И.Аваев Н.А., Наумов Ю.Е., Фролкин В.Т. Основы микроэлектроники. М.: Радио и связь, 1991</li> <li>6. Гусев В.Г., Гусев Ю.М. Электроника М. "Высшая школа", 1991.</li> <li>7. 7. Circuite integrate digitale. Îndrumar de laborator. Universitatea Tehnica din Moldova. Chișinău, 1995.</li> <li>8. Цифровые интегральные схемы. Методические указания к лабораторным работам. Universitatea Tehnica din Moldova. Chișinău, 1995.</li> </ol>
Suplimentare	<ol style="list-style-type: none"> <li>1. Тилл У., Лаксон Дж. Интегральные схемы: Материалы, приборы, изготовление. М.:Мир, 1985.</li> <li>2. Степаненко И.П. Основы теории транзисторов и транзисторных схем. М., "Энергия", 1977.</li> <li>3. Ю.Преснухин Л.Н., Воробьев Н.В., Шишкевич А.А. Расчет элементов цифровых устройств. М.: Высшая школа, 1991.</li> <li>4. Основы промышленной электроники: Учеб. для не электротехнических спец. вузов/ В.Н.Герасимов, А.Е.Краснопольский, В.В.Сухоруков; Под ред. Герасимова., М.: Вышш.шк-, 1988</li> </ol>



## FIȘA DISCIPLINEI/MODULULUI

Cod: D. O. 009

Ediția 1

Revizia 0

Pagini 8

5. Будинский Я. Логические цепи в цифровой технике. М.: Связь 1977.
6. Компьютеры. Справочное руководство, т.1 /Под ред. Г.Хелмса - М. :Мир,1986.
7. Цифровые вычислительные машины. Лабораторный практикум. Под ред. Г.Н.Соловьева. Учебное пособие для вузов. М.: Атомиздат, 1944.
8. Расчет электронных схем. Примеры и задачи: Учеб. пособие для вузов по спец. электрон, техники /Г.И.Изьюрова, Г.В.Королев, В.А.Терехов и др. - М.:Высш. школа., 1987.
9. Гоноровский И.О. Радиотехнические цепи и сигналы. Учебник для вузов. М., "Советское радио", 1971.
10. Радиоприемные устройства. Под ред. В.И.Сифорова. Учебник для вузов. М., "Сов. радио" 1974.
11. Cipere L., Patrutescu S., Srebu C. Silistenu M, - Echipamente electronice pentru radio si televiziune. Editura didactica si pedagogica, București - 1981
12. Микроэлектронные устройства автоматики. Под ред. А.А.Сазонова. М. Энергоатомиздат, 1991.
13. Цифровая и вычислительная техника. Под ред. Э. В. Евреинова М.: Радио и связь, 1991.

### 9. Evaluare

Forma de învățământ	Periodică		Curentă	Proiect de an	Examen final
	Atestarea 1	Atestarea 2			
Cu frecvență	10%	10%	10%	30%	40%
Standard minim de performanță					
Prezența și activitatea la prelegeri și lucrări de laborator;					
Obținerea notei minime de „5” la fiecare dintre evaluări, lucrări de laborator și pentru proiectul/teza de an;					
Demonstrarea în lucrarea de examinare finală a cunoașterii principiului de funcționare și aplicare a circuitelor electrice analogice și de conversie.					