

Arhitectura Calculatoarelor

T.1 – NOȚIUNI INTRODUCTIVE

Noțiuni introductive. Obiectivele disciplinei. Schema de bază a unui calculator. Rolurile componentelor de bază, Principiul de funcționare a lor, Schema nivelelor conceptuale a calculatoarelor.

Scopul Lecției: De a face cunoștință cu noțiunile de bază din Arhitectura Calculatoarelor, de a înțelege noțiunea de nivele conceptuale, de a înțelege structura unui sistem de calcul și funcțiile componentelor lui.

Studentul trebuie să cunoască:

- § Schema de bază a calculatoarelor digitale;
- § Rolurile componentelor de bază a calculatorului
- § Schema nivelelor conceptuale a unui calculator

Conf. Univ. Dr. Crețu Vasilii

Noțiunea de sistem

Sistem (definiție) = Un ansamblu de elemente inter-relaționate ce compun un întreg. Termenul de „system” în latină și greacă înseamnă „a pune împreună, a combina”.

Un **subsystem** este o parte a unui sistem.

În mod tipic un sistem este alcătuit din componente (elemente) care sunt interconectate și interacționează pentru a facilita fluxul de informație.

În funcție de tipul sistemului acesta se poate diferenția de elemente, mașini, procese.

Tipuri de sisteme:

- **Sisteme deschise** – Sisteme care pot fi influențate de evenimentele din afara granițelor lor.
- **Sisteme închise** – Sisteme care nu sunt influențate de evenimentele din afara granițelor lor.
- **Sisteme dinamice** – Sisteme cu componente sau fluxuri care se schimbă în timp.

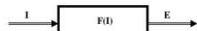
O distincție care trebuie specificată este între sistemele **fizice** și cele **conceptuale**.

Cele conceptuale sunt abstracte și au la bază idei, ajutând la modelarea sistemelor fizice.

Arhitectura sistem = dispunerea și interconectarea componentelor pentru a obține funcționalitatea dorită a sistemului.

Conceptul de cutie neagră (black box)

Definiție. Un sistem cu intrări (I), ieșiri (E) și transformări (F(x)) cunoscute, dar cu conținut necunoscut se numește **black-box**. Proprietatea cea mai importantă a cutiei negre este **utilizabilitatea**. I.e. utilizare fără a cunoaște detalii de implementare.



Conceptul de cutie neagră este utilizat în proiectarea și realizarea sistemelor de calcul.

Sistemele sunt proiectate modular folosind cutii negre după următoarea regulă: ”ori de câte ori este necesară o funcție într-un sistem se folosește o cutie neagră care realizează această funcție”. Modul în care este implementată respectiva funcție nu interesează pe utilizator, ci doar funcționalitatea cutiei negre și modalitatea de folosire a ei.

Pentru a facilita construcția sistemelor din module cu funcționalitate cunoscută (black box) acestea au fost **standardizate**.

Un **standard** cuprinde o descriere a modului de utilizare a unui modul (specificații de utilizare).

Organizațiile internaționale de standarde: **ISO** (International Standard Organization), **IEEE** (Institute of Electrical and Electronics Engineers),

IETF (Internet Engineering Task Force) au elaborat o serie de standarde, respectate de producători, în realizarea modulelor respective.

Un **sistem de calcul** este un sistem care execută programe stocate în memorie în interacțiune cu mediul extern.

Componentele sistemului de calcul sunt

- hardware – echipamente
- software – programe

Informația care nu este prelucrată la un moment dat poate fi păstrată în unități de **memorie externă** (de obicei discuri magnetice), mai lente decât **memoria internă** (operativă) dar cu o capacitate mai mare. Informația poate fi transmisă, dacă este cazul, de la o memorie la alta.

Din punct de vedere al localizării, memoria sistemului de calcul este împărțită în:

- memorie internă
- memorie externă

Memoria internă este formată din:

- **RAM (Read Only Memory)** – volatilă (și pierde conținutul dacă nu este alimentată cu curent electric) = memoria primară a sistemului de calcul (indispensabilă)
- **PROM (Programmable Read Only Memory)** - nevolatilă = memorie care poate fi doar citită și care cuprinde programe ale fabricanților sistemului de calcul
- **CMOS (Complementar Metal Oxid Siliciu)** – memorie asemănătoare memoriei RAM, de capacitate foarte mică, alimentată permanent de la o baterie, care păstrează setările de configurare a sistemului de calcul.

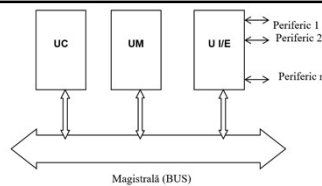
Memoria externă - **discuri magnetice și optice**.

Rezultatele prelucrarilor sint transmise utilizatorului prin **unitatea de ieșire** către **dispozitiv de ieșire**. Dispozitivul de ieșire realizează conversia datelor din format binar în formatul necesar reprezentării informației. Exemple de dispozitive de ieșire : monitor, imprimantă, MODEM, plotter, etc. De exemplu, o imprimantă convertește codurile binare ale caracterelor în formatul tiparit. Similăr, un monitor (display) transformă reprezentările binare ale informației în formatul afișat.

SCHEMA DE BAZĂ A UNUI CALCULATOR

Orice calculator are în componență patru mari unități fundamentale:

- Unitatea centrală (UC).
- Unitatea de memorie (UM).
- Unitatea de Intrare/Ieșire (U I/E).
- Magistrale de interconectare (BUS-uri).



Rolurile acestor componente sunt:

- Unitatea centrală (UC)** controlează toate componentele, executând instrucțiunile unui program; efectuează calcule aritmetice și logice.
- Memoria (UM)** păstrează programele în curs de execuție și datele asociate lor.
- Unitatea de Intrare/Ieșire (U I/E)** leagă sistemul cu lumea externă prin intermediul unităților periferice: ecran, tastatură, discuri, benzi magnetice, rețele etc.
- Magistralele** sunt de trei feluri:
 - **magistrale de adresă**, care vehiculează adresa memorie sau a unității I/E generată de UC (sau, în unele cazuri de alte unități de control);
 - **magistrale de date**, care vehiculează informația (instrucțiuni, date) între UC, memorie și unitățile I/E;
 - **magistrale de control**, care vehiculează semnalele utilizate de UC pentru controlul sistemului (adresă, memorie validă, adresă I/E validă, citire/scriere, așteptare, întrerupere etc.).

Principiul de funcționare a unui calculator este relativ simplu. În UM există programe, fiecare program având un număr de instrucțiuni. Ciclurile de execuție a unei instrucțiuni sunt următoarele:

- Ciclul de extragere a instrucțiunii (instruction fetch)**. UC face o citire a memoriei la adresa la care se află instrucțiunea. Instrucțiunea are un număr de biți, în funcție de arhitectura calculatorului, de obicei multiplu de 8. Instrucțiunea citită este adusă pe magistrală și depusă într-un registru al UC-ului.

-**Ciclul de aflare a operanzilor**. Oricare instrucțiune lucrează cu operanzi. Între operanzi se petrece o operație dată de un câmp al instrucțiunii, numit codul instrucțiunii. În această fază trebuie depistați operanzii, mai precis adresele unde se găsesc operanzii. Aceștia se pot găsi în două tipuri de locații:

- în registrele generale ale UC-ului;
- la o adresă de memorie.

Există mai multe tipuri de adrese pentru determinarea adreselor de operanzi. La sfârșitul acestui ciclu, în UC trebuie să se existe adresele fizice ale operanzilor participanți la instrucțiune.

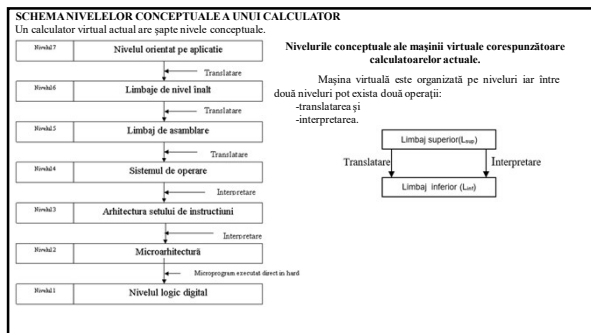
-**Ciclul de aducere a operanzilor în UC**. În acest ciclu se aduc operanzii participanți la instrucțiune de la adresele determinate în ciclul anterior. Ei sunt aduși din registrele generale sau de la adresele de memorie în registrele funcționale.

-**Ciclul de execuție propriu zisă**. În acest ciclu are loc execuția propriu zisă a instrucțiunii, dată de codul instrucțiunii.

-**Ciclul de depunere a rezultatului**. Orice instrucțiune are ca scop final aflarea unui rezultat care poate fi un operand în cazul instrucțiilor aritmetice (de exemplu suma pentru cod de adunare, produsul pentru cod de înmulțire) sau poziționarea unor indicatori în cazul instrucțiilor logice (de exemplu, în cazul unui cod de comparație între doi operanzi, poziționarea indicatorului $Z=1$ pentru identitatea celor doi operanzi).

La sfârșitul acestui ciclu, care înseamnă și sfârșitul executării instrucțiunii, se calculează adresa instrucțiunii următoare și adresa de la care va fi adusă instrucțiunea următoare.

Execuția unui program înseamnă execuția succesivă a instrucțiilor din care este alcătuit. Programele care compun sistemul de operare asigură gestiunea resurselor (procesor, memorie, I/E) și fac legătura cu programele de aplicație.



Utilizarea limbajului inferior este greoaie și de aceea s-a creat un limbaj superior, mult mai aproape de gândirea umană. Se pot scrie programe atât în L_{sup} cât și în L_{inf} dar calculatorul va executa totdeauna setul de instrucțiuni din L_{inf} pentru care a fost proiectat fizic.

Traducerea înseamnă transformarea programului din L_{sup} în întregime într-un program din L_{inf} . Programul din L_{sup} este abandonat iar noul program din L_{inf} este încărcat în memorie și executat. Traducerea scamnă cu compilarea.

Interpretarea înseamnă execuția instrucțiunilor din L_{sup} , pas cu pas, fiecare instrucțiune fiind executată imediat. Este scrierea unui program în L_{inf} care peia programe din L_{sup} cu date de intrare și le execută examinând fiecare instrucțiune pe rând și executând secvența echivalentă de instrucțiuni direct în L_{inf} , dar fără să genereze un nou program în L_{inf} .

Diferența fundamentală între cele două tehnici este că în traducere un program mai întâi este transformat în totalitate în alt program și apoi executat programul translat, în timp ce în interpretare se execută fiecare instrucțiune pas cu pas.

Față de interpretare, traducerea are avantajul unei viteze de execuție mult mai mare.

Nivelurile au următoarele semnificații:

Nivelul 1 este hard pur. Este format din circuite electrice și electronice, cuprinde și **nivelul echipamentelor** (care se afla la cel mai sczut nivel și în care utilizatorul poate vedea tranzistoarele). La nivelul digital se afla obiectele numite **portigates** care sunt construite din tranzistoare, dar au intrări și iesiri digitale (semnale ce reprezintă "0" sau "1"). Portile pot fi combinate pentru a forma o memorie de un bit care poate stoca "0" sau "1", iar memoriile de 1 bit pot fi combinate pentru a forma grupuri de 16, 32 sau 64 biti, numite **registre**.

Nivelul 2 este nivelul microprogram care interpretează instrucțiunile nivelului 3 și le execută în nivelul 1. Fiecare instrucțiune a nivelului 3 este executată de un microprogram. La **nivelul microarhitecturii** se afla registre, o memorie locală și un circuit numit **UAL (Arithmetic and Logic Unit)** care poate executa operații simple aritmetice și logice. UAL este o unitate combinatorială cu două intrări și o ieșire. Aici se poate distinge o cale de date, prin care circula datele, una de adrese și una de control și stare. La unele calculatoare operațiile caii de date sunt controlate prin **microprogram**, iar la altele direct prin hardware. Microprogramul este un interpretor al instrucțiunilor nivelului superior.

Nivelul 3 este nivelul setului de instrucțiuni al mașinii, instrucțiuni executate pe nivelul hard, numit și **ISA (Instruction Set Architecture)** reprezintă primul nivel programabil de către utilizator. Aici găsim instrucțiunile mașina furnizate de producător, care la rândul lor sunt interpretate sau executate prin hardware-ul de la nivelul inferior.

Nivelul 4, Sistemul de operare este hibrid deoarece cuprinde atât instrucțiuni interpretate de nivelul patru cât și instrucțiuni interpretate de nivelul trei, **sistemului de operare** este hibrid, adică se înfășe și instrucțiuni ISA și instrucțiuni noi ale sistemului de operare care sunt interpretate de sistemul de operare sau direct de microprogram.

Primele trei nivele nu sunt utilizate de programatorul obișnuit, ci de **programatorii de sistem** care realizează sau intrin în interpretarea sau traducerea pentru mașina virtuală. De la nivelul 4 în sus mașina virtuală este folosită de programatorii de aplicație. Nivelurile 2 și 3 sunt de obicei interpretate, iar de la 4 în sus traduse, deși există și excepții. Alta deosebire este ca limbajele primelor trei niveluri sunt numerice (i.e. Sunt alcătuite din șiruri de numere). La nivelul 5 limbajul de programare se numește **de asamblare** și reprezintă o scriere simbolică pentru nivelul inferior. Programul care interpretează limbajul de asamblare se numește **asamblor**.

Nivelul 5 este nivelul limbajului de asamblare, destinat programatorilor de aplicații. Dacă primele niveluri erau interpretate, acesta este translatat de către un program numit **asamblor**.

Nivelul 6 este nivelul de limbaj înalt. Programele scrise în acest nivel sunt traduse către nivelele cinci și șase de către programe specializate numite **compilatoare**. **Limbaje de nivel înalt (HLL = High Level Language)** și sunt realizate pentru programatorul de aplicații. Aici găsim: C++, Pascal, Prolog, Java, LISP, etc. Aceste limbaje sunt traduse prin traducătoare numite **compilatoare** (există și excepții. Java este interpretat).

Nivelul 7 conține limbaje destinate unor domenii foarte speciale cum ar fi proiectarea asistată, administrația, grafica etc.