

ANALIZA ȘI SINTEZA DISPOZITIVELOR NUMERICE 1
1. Date despre unitatea de curs/modul

Facultatea	Calculatoare, Informatică și Microelectronică				
Catedra/departamentul	Informatică și Ingineria Sistemelor				
Ciclul de studii	Studii superioare de licență, ciclul I				
Programul de studiu	0612.1 Calculatoare și rețele				
Anul de studiu	Semestrul	Tip de evaluare	Categoria formativă	Categoria de opționalitate	Credite ECTS
II (învățământ cu frecvență); II (învățământ cu frecvență redusă)	3; 4	E	F – unitate de curs fundamentală	O - unitate de curs obligatorie	5

2. Timpul total estimat

Total ore în planul de învățământ	Din care				
	Ore auditoriale		Lucrul individual		
	Curs	Laborator/seminar	Proiect de an	Studiul materialului teoretic	Pregătire aplicații
Zi 150	45	15/15	-	30	45
FR 150	12	4/6	-	64	64

3. Precondiții de acces la unitatea de curs/modul

Conform planului de învățământ	Matematica superioară, Programarea calculatoarelor, Structuri de date și algoritmi, Matematici speciale și Metode și modele de calcul.
Conform competențelor	Utilizarea de teorii și instrumente specifice domeniului (algoritmi, metode, tehnici, scheme, diagrame etc.) pentru analiza structurilor numerice..

4. Condiții de desfășurare a procesului educațional pentru

Curs	Pentru prezentarea materialului teoretic în sala de curs este nevoie de tablă, proiector și calculator. Nu vor fi tolerate întârzierile studenților, precum și convorbirile telefonice în timpul cursului.
Laborator/seminar	Studenții vor perfecta rapoarte conform condițiilor impuse de indicațiile metodice. Termenul de predare a lucrării de laborator – 2 săptămâni după finalizarea acesteia. Pentru predarea cu întârziere a lucrării aceasta se depunțează cu 1pct./săptămână de întârziere.

5. Competențe specifice acumulate

Competențe profesionale	CP2. Proiectarea sistemelor hardware, software și de comunicații CP2.1 Descrierea structurală și funcțională a componentelor hardware, software și de comunicații. CP2.2 Explicarea și înțelegerea destinației, interacțiunii și funcționării componentelor hardware, software și de comunicații. CP2.3 Elaborarea unor componente hardware, software și de comunicații folosind metode de proiectare, limbaje de programare și descriere hardware, algoritmi, structuri de date, protocoale și tehnologii.
-------------------------	---

	<p>CP2.4 Evaluarea caracteristicilor comportamentale și structurale ale sistemelor de calcul, aplicațiilor software și rețelelor de calculatoare în baza unor metrici.</p> <p>CP2.5 Proiectarea și implementarea componentelor, sistemelor de calcul de uz general și dedicate, aplicațiilor software și rețelelor de calculatoare.</p>
Competențe profesionale	<p>CP5. Implementarea, testarea, administrarea și mentenanța sistemelor hardware și de comunicații. Descrierea procedurilor, tehnicilor și metodelor de bază necesare pentru asigurarea calității construcțiilor de model în relație cu procesele tehnologice asociate.</p> <p>CP5.1 .Descrierea instrumentelor de modelare, simulare, verificare și evaluare a performanțelor sistemelor hardware și de comunicații.</p> <p>CP5.2 Utilizarea unor cunoștințe interdisciplinare pentru asigurarea exploatării sistemelor hardware și de comunicații în conformitate cu cerințele domeniului de aplicații.</p> <p>CP5.3 Utilizarea de principii și metode de bază pentru asigurarea fiabilității, siguranței și securității de funcționare a sistemelor hardware și de comunicații.</p> <p>CP5.4 Testarea, validarea și evaluarea calitativă a caracteristicilor comportamentale și structurale ale sistemelor de calcul și rețelelor de calculatoare.</p> <p>CP5.5 Dezvoltarea de sisteme și aplicații pentru întreținerea și exploatarea sistemelor de calcul și rețelelor de calculatoare.</p>
Competențe transversale	<p>CT2. Demonstrarea capacității de lucru în echipă, identificarea rolurilor și responsabilităților individuale și comune, luarea deciziilor și atribuirea de sarcini, cu aplicarea de tehnici de relaționare și muncă eficientă în cadrul echipei</p> <p>CT3. Demonstrarea spiritului de inițiativă și acțiune pentru dezvoltarea profesională și personală, prin formare continuă utilizând surse de documentare în limba română și în limbile de circulație internațională</p>

6. Obiectivele unității de curs/modulului

Obiectivul general	Însușirea metodelor și tehnicilor de analiză și sinteză a circuitelor logice combinaționale și secvențiale
Obiectivele specifice	<ul style="list-style-type: none"> - Să înțeleagă și să definească noțiunile de bază din algebra booleană, necesare pentru studierea aprofundată a metodelor de analiză și sinteză a structurilor numerice. - Să cunoască și să efectueze minimizarea funcțiilor logice prin diferite metode. - Să cunoască sistemele de numerație utilizate în dispozitivele numerice și formele de reprezentare a numerelor fracționare și întregi. - Să cunoască algoritmi de bază pentru efectuarea operațiilor aritmetice binare de adunare, înmulțire și împărțire în dispozitivele numerice. - Să cunoască circuitele combinaționale și secvențiale standard.

7. Conținutul unității de curs/modulului

Tematica activităților didactice	Numărul de ore	
	învățământ cu frecvență	învățământ cu frecvență redusă
Tematica prelegerilor		
T1. Introducere. Noțiuni privind teoria informației. Algebra booleană.	4	1
T2. Minimizarea funcțiilor booleene.	4	1
T3. Sisteme de numerație. Coduri binar-zecimale.	4	1
T4. Reprezentarea numerelor în virgulă fixă și mobilă.	2	1
T5. Operații aritmetice în virgulă fixă și mobilă.	6	2
T6. Sinteza circuitelor logice combinaționale.	10	2
T7. Sinteza circuitelor logice secvențiale.	10	3

T8. Structuri programabile.	5	1
Total prelegeri:	45	12

Tematica activităților didactice	Numărul de ore	
	învățământ cu frecvență	învățământ cu frecvență redușă
Tematica lucrărilor de laborator/seminarelor		
LL1. Sinteza circuitelor logice combinaționale.	4	1
LL2. Sinteza convertoarelor de cod.	4	1
LL3. Sinteza codificatoarelor și decodificatoarelor.	4	2
LL4. Sinteza registrelor.	3	2
S1. Formele grafice și analitice de reprezentare ale funcțiilor Booleene.	2	0.5
S2. Minimizarea funcțiilor logice prin metoda diagramelor Karnaugh.	2	0.5
S3. Minimizarea funcțiilor logice parțial determinate.	2	0.5
S4. Conversia numerelor dintr-un sistem de numerație în altul.	2	0.5
S5. Adunarea și scăderea numerelor binare.	2	0.5
S6. Înmulțirea și împărțirea numerelor binare.	2	0.5
S7. Adunarea și scăderea numerelor binar-zecimale în codul 8421.	2	0.5
S8. Implementarea funcțiilor logice pe multiplexoare.	1	0.5
Total lucrări de laborator/seminare:	15/15	6/4

8. Referințe bibliografice

Principale	<ol style="list-style-type: none"> Milici Dan. Circuite numerice. Introducere în sistemele de calcul. București. Editura Matrix Rom, 2012. Valachi Alexandru ș.a. - Analiza, sinteza și testarea dispozitivelor numerice, Iași, Editura Nord-est, 1993. Potorac Alin Dan. Bazele proiectării circuitelor numerice. București, Editura Matrix Rom, 2002. John F. Wakerly. Circuite digitale. Principiile și practicile folosite în proiectare. - București, Editura Teora: 2002. Toacșe Gheorghe, Nicula Dan - Electronica digitală, București, Editura Teora, 1996. I. Spânulescu, S. Spânulescu – Circuite integrate digitale, și sisteme cu microprocesoare, București, Editura Victor, 1996. Gîscă Vasile, Zaporojan Sergiu. Bazele proiectării dispozitivelor numerice. Ciclul de prelegeri, ghid de proiectare. Chișinău, Editura UTM, 2008. Gîscă Vasile, Sudacevschi Viorica, Zaporojan Sergiu. Dispozitive numerice. Prezentare teoretică și aplicații. Chișinău, Editura UTM, 2005.
Supliment are	<ol style="list-style-type: none"> A. Л. Савельев. – Прикладная теория цифровых автоматов. Москва, Высшая школа: 1992. К. Г. Самофалов и др. Прикладная теория цифровых автоматов. – Киев, Вища школа: 1987.

9. Evaluare

Forma de învățământ	Periodică		Curentă	Lucrul individual	Examen final
	Atestarea 1	Atestarea 2			
Cu frecvență	15%	15%	15%	15%	40%
Cu frecvență redușă	25%			25%	50%
Standard minim de performanță					
Prezența și activitatea la prelegeri și lucrări de laborator Obținerea notei minime de „5” la fiecare dintre evaluări și lucrări de laborator					